



**UNIVERSIDAD TECNOLÓGICA NACIONAL**  
**FACULTAD REGIONAL SAN NICOLAS**  
 DEPARTAMENTO ELECTRONICA  
 CARRERA DE INGENIERIA ELECTRONICA

## PLANIFICACION CURRICULAR DE: **TECNICAS DIGITALES III**

Profesor: *Ing. Felipe F. Poblete*

Jefe Trabajos Prácticos: *Ing. Diego Capucchio*

Marzo de 2001

### 1. **Presentación del curso**

Esta materia permite al alumno interiorizarse de importantes conceptos atinentes al diseño de computadoras como: arquitectura micro programada, procesamiento paralelo, pipelining, organización de memoria, memorias caché, sistemas multitarea y multiusuario, sistemas con múltiples procesadores, coprocesadores y memoria virtual. En el aspecto práctico, se ven ejemplos de aplicación en microprocesadores comerciales.

Un estudio detallado, tanto de la arquitectura, características eléctricas y programación, del microprocesador 8086 de INTEL y sus controladores asociados, permite luego realizar prácticas en computadoras personales compatibles, de amplia difusión en nuestro medio.

Una introducción a los medios de almacenamiento magnético y óptico permite al alumno conocer su funcionamiento, evaluar sus parámetros característicos y seleccionar el mas apropiado para una aplicación.

La integración del temario precedente desemboca en un estudio pormenorizado del funcionamiento interno de las computadoras digitales "compatibles".

Requisitos para cursar:

- ? Tener aprobadas: Informática II, Técnicas Digitales I, Electrónica Aplicada I
- ? Haber cursado: Técnicas Digitales II

Requisitos para rendir:

- ? Tener aprobada: Técnicas Digitales II

### 2. **Objetivos de la materia**

- ? Diseñar computadoras basadas en microprocesadores.
- ? Diseñar elementos de medición y control automático.
- ? Analizar y detectar fallas en circuitos basados en microprocesadores.
- ? Seleccionar los componentes electrónicos adecuados para una aplicación.
- ? Manejar la documentación técnica que suministran los fabricantes de componentes.
- ? Realizar mediciones sobre circuitos reales.
- ? Confeccionar programas de control de procesos y de diagnóstico de fallas.
- ? Determinar las prestaciones y comparar sistemas de microcómputo.
- ? Establecer criterios preventivos y correctivos de seguridad informática.

### 3. Contenidos

- CAPITULO 1** Los microprocesadores de 16 bits. Evolución. Nuevos conceptos. Micro programación. RISC vs CISC. Procesamiento paralelo. Prebúsqueda. Organización de memorias. Memorias caché. Modos usuario y supervisor. Multiprocesamiento. Coprocesadores. Memoria virtual. Ejemplos: INTEL 8086 y 8088, MOTOROLA 68000 y DEC LSI-11.
- CAPITULO 2** El microprocesador 8086 de INTEL. Estructura interna. Registros. Estructura de memoria y entrada / salida. Juego de instrucciones. Modos de direccionamiento. Hardware. Modos mínimo y máximo. El sistema de interrupciones. Internas y externas. Por software y por hardware. Acceso directo a memoria (DMA). Circuitos. Intercambio del bus en modo mínimo y máximo. Diagramas temporales. Aplicaciones.
- CAPITULO 3** Programación en lenguaje assembly en ambiente de PC. Sistema operativo DOS. Archivos. Directorios. Procesador de comandos. Funciones del DOS. Editor de textos (EDIT). Ensamblador (MASM). Directivas. Macros. Vinculador y localizador (LINK). Tabla de símbolos. Referencias cruzadas. Mapa. Depuración de programas (DEBUG).
- CAPITULO 4** Medios de almacenamiento masivo. Función. Clasificación. Aplicaciones. Unidades de accionamiento: de discos rígidos, de discos flexibles, de cinta, discos ópticos, discos flexibles de alta capacidad (ZIP, JAZ). Formateo. Controladores. Evaluación de parámetros característicos. Métodos de grabación magnética FM y MFM. Diagramas temporales.
- CAPITULO 5** Arquitectura de computadoras personales. Buses. Organización de memoria. Monitores y controladores de vídeo. BIOS. Setup. Procesadores de 32 y 64 bits. Evolución y tendencias.
- CAPITULO 6** Métodos de detección de fallas. Diagnósticos. Programas comerciales (Qaplus, Checkit, Sisoft).
- CAPITULO 7** Seguridad informática. Virus informáticos. Clasificación. Detección con programas comerciales (Norton, Dr Solomon, Panda).

### TRABAJOS PRACTICOS

- TP 1 Uso del analizador lógico. Mediciones en PCs.
- TP 2 Programación en assembly del 8088.
- TP 3 Control de periféricos utilizando DMA.
- TP 4 Setup y diagnósticos.
- TP 5 Antivirus y benchmarks.
- TP 6 Internet.

#### 4. Metodología de trabajo

La materia tiene una orientación práctica, aún en las clases de teoría. Una vez explicados los conceptos, se analizan casos reales con la participación de los alumnos.

Se pretende aprovechar la clase para entender los conceptos, consultar las dudas y desarrollar la capacidad de tomar nota solamente de la información que no se suministra previamente.

La confección de una carpeta completa facilita la realización de los trabajos prácticos y el examen final (véase el punto 6.) y habitúa al alumno a ciertas tareas frecuentes de la futura actividad profesional.

Los trabajos prácticos constituyen un punto clave en la estrategia de capacitación. En ellos los conceptos se "materializan" en circuitos y programas y la participación es plena, conduciendo a la fijación de los conocimientos.

#### 5. Distribución horaria

Miércoles de 17:35 a 21:00

#### 6. Evaluación

##### *Trabajos prácticos*

El auxiliar a cargo de la práctica presenta a los alumnos una "guía de trabajo práctico", en donde se plantea un problema y se indican las actividades (mediciones, verificaciones, etc.) que se pretende que realicen. Los alumnos deberán aplicar los conocimientos adquiridos en clase y complementados en la bibliografía para resolver la propuesta de los trabajos prácticos.

Una semana antes de la ejecución del trabajo práctico, cada comisión (grupo de 3 o 4 alumnos) presenta al auxiliar de práctica la solución al problema solicitado en la guía.

Durante la ejecución de los trabajos prácticos, el profesor y el auxiliar, a través de las consultas de los alumnos e indagaciones propias, determinan el grado de comprensión de los mismos en los temas abarcados por el trabajo práctico.

El informe final de cada trabajo práctico se presentará al auxiliar de práctica 2 semanas después de la ejecución del trabajo práctico.

La asistencia y aprobación de los trabajos prácticos son obligatorias para obtener la condición de alumno regular.

##### *Examen final*

La evaluación final, a cargo del profesor, consiste en el desarrollo escrito y oral de uno de los capítulos que componen el programa. El alumno concurre al examen con su carpeta de apuntes y toda otra documentación que estime pertinente, la cual podrá consultar, luego de serle indicado el tema a desarrollar, y antes de comenzar a escribir. El docente concurrirá con libros y manuales técnicos y podrá solicitar al alumno que ubique información en ellos.

#### 7. Requisitos para aprobar el curso

? Aprobar la totalidad de los trabajos prácticos.

? Aprobar el examen final.

## 8. Bibliografía

### *Bibliografía obligatoria*

La cátedra suministra el material que se detalla a continuación para complementar o ampliar los temas tratados en clase.

Apuntes de Técnicas Digitales III (80 páginas - la cátedra)

- 1 La revolución de los bits. (16 páginas - Angulo)
- 5 Multi-procesamiento - (3 páginas - CompuMagazine)
- 6 El 8086 - Capítulo 2 - (36 páginas - Aumiaux)
- 7 Diagramas temporales del 8086 - (6 páginas - Intel)
- 9 Controlador 8259 - (10 páginas - Intel)
- 15 Controlador 8237 - (8 páginas - Intel)
- 17 Tecnología del disco duro - (35 páginas - Norton/Jourdain)
- 20 Disco duro: exploración y respaldo - (8 páginas - Revista Telegráfica Electrónica)
- 23 CISC vs RISC - (4 páginas - CompuMagazine)
- 24 Interfaz IDE - (9 páginas - CompuMagazine)
- 25 Modo protegido - (6 páginas - BYTE - Traducción de la cátedra)
- 26 La potencia del PENTIUM - (17 páginas - PC MAGAZINE)

Nota: los números indican la identificación de cada cuadernillo en Fotocopiadora UTN-FRSN

*Bibliografía general*

- 1 Guía del Programador para IBM PC - Peter Norton - MICROSOFT PRESS
- 2 El IBM PC a Fondo - Peter Norton - MICROSOFT PRESS
- 3 MS-DOS Technical Reference Manual - MICROSOFT PRESS
- 4 Operating Systems Concepts - Peterson & Silverchatz - ADDISSON
- 5 Assembly Language Programming for the IBM PC - David Bradley - PRENTICE HALL
- 6 iAPX86/88,186/88 User's Manual - Hardware Reference - INTEL CORPORATION
- 7 iAPX86/88,186/88 User's Manual - Programmer's Reference -INTEL CORPORATION
- 8 Microprocessor and Peripheral Handbook , Vol 1 - INTEL CORPORATION
- 9 Microprocesadores de 16 Bits - J. M. Angulo Usategui -PARANINFO
- 10 Microprocesadores de 16 Bits - M. Aumiaux - MASSON
- 11 ASM86 Language Reference Manual - INTEL CORPORATION
- 12 Guía del Programador para IBM PC y PS/2 - P. Norton y R. Wilton - MICROSOFT PRESS
- 13 Guía del Programador en Ensamblador para IBM PC, XT y AT -P. Norton y J. Socha
- 14 Microcomputer Components - Microprocessors - SIEMENS 1988 - 8086
- 15 Integrated Circuits Book IC18 - Microprocessors - PHILIPS 1986 - 68000
- 16 Guía de Disco Duro - Norton & Jourdain - MICROSOFT PRESS
- 17 Manual de los procesadores 80xxx y Pentium (incluye diskette con ejemplos en C y Assembly) - Michael Birmelin - MARCOMBO
- 18 Cómo programar en ensamblador (incluye CD-ROM con ejemplos y utilitarios) – 1997 – – Tomás Tejón – PRENSA TÉCNICA
- 19 Organización de Computadoras – Un enfoque estructurado – 4ª edición (2000) – Andrew S. Tanenbaum – PEARSON EDUCACION
- 20 Estructura Interna de la PC – 3ª edición (2000) – Gastón C. Hillar - HASA